

**F.Y.  
March 2018**

**Part - III  
ELECTRONICS**  
Maximum : 60 Scores

Time : **2** Hours  
Cool off time : **15** Minutes

***General Instructions to Candidates :***

- There is a 'Cool off time' of 15 minutes in addition to the writing time.
- Use the 'Cool off time' to get familiar with questions and to plan your answers.
- Read the questions carefully before answering.
- Write answer to the specific number of questions as instructed.
- Calculations, figures and graphs should be shown in the answer sheet itself.
- Malayalam version of the questions is also provided.
- Give equations wherever necessary.
- Electronic devices except nonprogrammable calculators are not allowed in the Examination Hall.

**നിർദ്ദേശങ്ങൾ:**

- നിർദ്ദിഷ്ട സമയത്തിന് പുറമെ 15 മിനിറ്റ് 'കൂർ ഓഫ് ടെസ്റ്റ്' ഉണ്ടായിരിക്കും.
- 'കൂർ ഓഫ് ടെസ്റ്റ്' ചോദ്യങ്ങൾ പരിചയപ്പെടാനും ഉത്തരങ്ങൾ അനുസൃതണം ചെയ്യാനും ഉപയോഗിക്കുന്നു.
- ഉത്തരങ്ങൾ എഴുതുന്നതിന് മുമ്പ് ചോദ്യങ്ങൾ ശ്രദ്ധാപൂർവ്വം വായിക്കണം.
- എല്ലാ വിഭാഗത്തിലും നിർദ്ദേശിക്കപ്പെട്ട എല്ലാം ചോദ്യങ്ങൾക്ക് മാത്രമേ ഉത്തരം എഴുതേണ്ടതുള്ളൂ.
- കണക്ക് കൂട്ടലുകൾ, ചിത്രങ്ങൾ, ഗ്രാഫുകൾ, എന്നിവ ഉത്തരപേപ്പിൽ തന്നെ ഉണ്ടായിരിക്കണം.
- ചോദ്യങ്ങൾ മലയാളത്തിലും നർക്കിയിട്ടുണ്ട്.
- ആവശ്യമുള്ള സ്ഥലത്ത് സമവാക്യങ്ങൾ കൊടുക്കണം.
- ഫോറാമുകൾ ചെയ്യാനാകാത്ത കാൽക്കൗലററുകൾ ഒഴികെയുള്ള ഒരു ഇലക്ട്രോണിക്ക് ഉപകരണവും പരീക്ഷാഹാളിൽ ഉപയോഗിക്കുവാൻ പാടില്ല.

Answer **all** questions from question numbers **1 to 10**. Each question carry **one** mark.

1. Which colour represents the number '3' in the colour coding system of resistors? (1)
2. If ten  $100\Omega$  resistors are connected in parallel, the effective resistance is ..... (1)
3. The band gap energy of silicon is .....  
 a) 0.3eV  
 b) 0.7eV  
 c) 1eV  
 d) 1.1eV (1)
4. If a zener diode breakdown at 3.6 V, what type of breakdown occurs? (1)
5. In an amplifier, if the operating point is at cut off, which of the following is TRUE?  
 a) Output voltage is maximum.  
 b) Output voltage is zero  
 c) Output current is maximum  
 d) Both options 'a' and 'c' (1)

1 മുതൽ **10** വരെയുള്ള എല്ലാ ഫോറ്മേറ്റും ഉത്തരം എഴുതുക. ഓരോ ഫോറ്മാം **1** മാർക്കു വീതം.

1. റസിസ്റ്ററുകളുടെ കളർ കോഡിംഗ് സിസ്റ്റമിൽ '3' എന്ന നമ്പറിനെ പ്രതിനിധികരിക്കുന്ന കളർ എത്ര? (1)
2. പത്ത്  $100\Omega$  റസിസ്റ്ററുകൾ പാരലൽ തരയി ശെടിപ്പിച്ചാൽ ഇഫക്ടീവ് റസിസ്റ്റൻസ് ..... ആണ്. (1)
3. സിലിക്കൺ ബാൻഡ് ഗ്യാപ്പ് എന്നർജി ..... ആണ്.  
 a) 0.3eV  
 b) 0.7eV  
 c) 1eV  
 d) 1.1eV (1)
4. ഒരു സൈനർ ഡയോഡ് 3.6 വോൾട്ടിൽ ഭ്രേക്കഡ്യൂണി അകൂൺകിൽ അതിൽ എന്ത് തരം ഭ്രേക്കഡ്യൂണി അണ് സംഭവിക്കുന്നത്? (1)
5. ഒരു അംപ്പിഫയറിൽ ഓപ്പറേറ്റിംഗ് പോയിൻ്റ് കട്ട് ഓഫിലാബനകിൽ താഴെക്കൊടുത്തതിൽ എത്രാണ് ശരി?  
 a) ഓട്ട്‌പുട്ട് വോൾട്ടേജ് എൻവും കൂടുതൽ  
 b) ഓട്ട്‌പുട്ട് വോൾട്ടേജ് പുജ്ഞം  
 c) ഓട്ട്‌പുട്ട് കഠിൻ എൻവും കൂടുതൽ  
 d) 'a' യും 'c' യും ശരി (1)

- |     |  |     |     |  |     |
|-----|--|-----|-----|--|-----|
| 6.  | The most essential component in a rectifier is .....                                       |     | 6.  | രൂ കെട്ടിപ്പയർ സർക്കൂട്ടിലെ ഏറ്റവും പ്രധാനപ്പെട്ട ഘടകം ..... ആണ്.<br>a) ട്രാൻസ്ഫോർമർ<br>b) ഡൈഡ<br>c) ഫിൽറ്റർ കപ്പാസിറ്റർ<br>d) ഇതാനുമല്ല | (1) |
| 7.  | In a CE amplifier, the phase difference between input and output signals in ..... degrees. | (1) | 7.  | രൂ CE അംപ്പിഫയറിൽ ഇൻപുട്ടും ഓട്ടപുട്ടും തമ്മിലുള്ള ഫോൾ വ്യത്യാസം ..... ഡിഗ്രിയാണ്.   | (1) |
| 8.  | When a RLC circuit reaches resonance, then ..... will happen.                              |     | 8.  | രൂ RLC സർക്കൂട്ട് റെസാൺസിൽ എത്തുപോൾ ..... സംഭവിക്കുന്നു.<br>a) $R = L = C$<br>b) $L = C$<br>c) $X_L = X_C$<br>d) $R = O$                 | (1) |
| 9.  | In a logic gate, when all inputs are HIGH and the output is LOW, the gate is .....         | (1) | 9.  | രൂ ലോജിക് ഗേറ്റിൽ എല്ലാ ഇൻപുട്ടുകളും HIGH അയപ്പോൾ ഓട്ടപും LOW ആകുന്നു. ഈ ഗേറ്റ് ..... ആണ്.   | (1) |
| 10. | A measuring instrument used to measure the frequency of a signal is .....                  | (1) | 10. | രൂ സിഗ്നലിൽ ഫീക്ചർസി അളക്കാൻ ഉപയോഗിക്കുന്ന ഉപകരണമാണ് .....   | (1) |

Answer **any six** from question numbers **11 to 17**. Each question carries **two** marks.

- 11.** A manufacturer produced two resistors of equal value with 5% and 10% tolerance. Which one is a better resistor? Give a reason. **(2)**
  
- 12.** Write any two differences between *P*-type and *N*-type semiconductors. **(2)**
  
- 13.** Silicon diodes are preferred than germanium diodes. Write one reason for this. **(2)**
  
- 14.** A SCR has break over voltage 200 V. Can you turn ON this SCR below 200 V? Comment. **(2)**
  
- 15.** Draw the circuit diagram and output waveform of a centre tap full wave rectifier. **(2)**
  
- 16.** If the operating point of an amplifier is fixed at saturation region, what happens to the output waveform? **(2)**
  
- 17.** Write the difference between positive and negative feedback. **(2)**

**11** മുതൽ **17** വരെയുള്ള ചോദ്യങ്ങളിൽ എത്തേക്കിലും **6** എണ്ണം ഉത്തരം എഴുതുക. ഓരോ ചോദ്യം **2** മാർക്ക് വീതം.

- 11.** ഒരു നിർമ്മാതാവ് രണ്ട് തുല്യ വാല്യു ഉള്ള റസിസ്റ്ററുകളുണ്ടാക്കി. അവയുടെ ഭോളിന്റ് 5% ലും 10% ലും അന്തരേക്കിൽ അവയിൽ മികച്ച റസിസ്റ്റർ എത്ര? കാരണം എഴുതുക. **(2)**
  
- 12.** P-ടൈപ്പും N-ടൈപ്പും സൗമികണ്ടിക്ക് ടരുകൾ തമ്മിലുള്ള എത്തേക്കിലും രണ്ട് വ്യത്യാസങ്ങൾ എഴുതുക. **(2)**
  
- 13.** ജർമ്മേനിയം ഡയോഡിനെക്കാളും കൂടുതലായി സിലിക്കൺ ഡയോഡ് ഉപയോഗിക്കപ്പെടുന്നതിന് ഒരു കാരണം എഴുതുക. **(2)**
  
- 14.** ഒരു SCR റണ്ട് ഫേജുകൾ ഓവർ വോൾട്ടേജ് 200 V ആണ്. നിങ്ങൾക്ക് ഈ SCR നെ 200-ൽ താഴെ വോൾട്ടീൽ ഓൺ ചെയ്യാൻ കഴിയുമോ? അഭിപ്രായം എഴുതുക. **(2)**
  
- 15.** ഒരു സെൻട്ടർ ടോപ്പ് ഫൂൾ വേവ് റക്കിഫയറിന്റെ സർക്കൂട്ട് ഡയഗ്രാഫും ഒരുപ്പുട്ട് വേവ്ഫോമും വരയ്ക്കുക. **(2)**
  
- 16.** ഒരു അംപ്പീഫയറിന്റെ ഓപ്പറേറ്റിംഗ് പോയിന്റ് സാച്ചുരേഖൻ ഭാഗത്ത് ഫിക്സ് ചെയ്താൽ ഒരുപ്പുട്ട് വേവ്ഫോമിനെന്തു സംഭവിക്കും? **(2)**
  
- 17.** പൊസിറ്റീവും നെഗറ്റീവും ഫീഡ്ബോക്കൂകൾ തമ്മിലുള്ള വ്യത്യാസം എഴുതുക. **(2)**

Answer **any four** from question numbers **18 to 23**. Each question carries **three** marks.

**18.** a) Write the expression for inductive reactance. (1)

b) Why an inductor acts as short circuit for a DC signal? (2)

**19.** a) Give the name of a pentavalent impurity. (1)

b) Why doping is done in semiconductors? (2)

**20.** A transistor has three regions.

a) Write the name of these regions. (1)

b) How they are different from each other? (2)

**21.** a) Draw the symbol of a TRIAC. (1)

b) Draw how you will set up a TRIAC using two SCRs. (2)

**22.** Convert the binary number 101.101 to decimal. (3)

**23.** Deflection plates are used to change the position of electron beam falling on the screen of a CRO. How a horizontal line is seen when you switch ON a CRO? (3)

(2)

**18** മുതൽ **23** വരെയുള്ള ചോദ്യങ്ങളിൽ എത്തെങ്കിലും 4 എണ്ണം ഉത്തരം എഴുതുക. ഓരോ ചോദ്യം **3** മാർക്കു വീതം. (2)

(1)

**18.** a) ഇൻവക്ടീവ് റിയാക്ടൻസിന്റെ സമവാക്യം എഴുതുക. (1)

b) ഒരു DC സിഗ്നലിന് ഇൻവക്ടർ പ്രഷാർട്ട് സർക്കൂട്ട് ആയി പ്രവർത്തിക്കുന്നത് എന്തുകൊണ്ട്? (2)

(1)

**19.** a) ഒരു പെൻഡാവാലർജ്ജ് ഇപ്പോൾ അതിന്തിന്റെ പേരെഴുതുക. (1)

b) സൈമിക്കണ്ടിഡ്കെൻറുകളിൽ ഡോഡി-ംഡ് ചെയ്യുന്നത് എന്തു കൊണ്ട്? (2)

(2)

**20.** ഒരു ട്രാൻസിസ്റ്ററിന് മൂന്ന് ഭാഗങ്ങളുണ്ട്.

a) ഈ മൂന്നു ഭാഗങ്ങളുടെ പേരെഴുതുക. (1)

b) ഈ മൂന്നു ഭാഗങ്ങളിൽ മാറ്റുളവയിൽ നിന്നും വ്യത്യസ്തമാകുന്നത് എന്തെന്ന്? (2)

(2)

(1)

**21.** a) ഒരു TRIAC ന്റെ സിംബൾ വരയ്ക്കുക. (1)

b) ഒരു SCR കൾ ഉപയോഗിച്ച് ഒരു TRIAC ഉണ്ടാക്കുന്ന വിധം വരച്ചു കാണിക്കുക. (2)

(2)

(3)

**22.** 101.101 എന്ന ബൈനറി നമ്പറിനെ ഡിസിമൽ നമ്പറാക്കി മാറ്റുക. (3)

(3)

**23.** ഒരു CRO സ്ക്രീനിൽ ഇലക്ട്രോൺ ബീം പതിക്കുന്നതിന്റെ നമ്പറം മാറ്റുന്നതിന് ഡിഫ്ലക്ഷൻ ഫൂട്ടുകൾ ഉപയോഗ ചെടുത്തുന്നു. ഒരു CRO സ്ക്രീൻ ഓൺ ചെയ്യുമ്പോൾ തിരഞ്ഞെടീനമായി ഒരു വരകാണപ്പെടുന്നത് എന്തെന്ന്? (3)

Answer **any four** from question numbers **24 to 28**. Each question carries **four** marks.

**24.** A series RLC circuit contains  $R = 10 \Omega$ ,  $L = 10 \text{ mH}$  and  $C = 100 \text{ mF}$

- a) Find its resonant frequency. (3)
- b) What is the impedance of this circuit at resonance? (1)

**25.** A reverse biased PN junction conducts very small current.

- a) Write the reason for this current. (2)
- b) Write any two differences between Zener breakdown and Avalanche breakdown. (2)

**26.** A capacitor filter is used to reduce the ripples at the output of a rectifier.

- a) How this filter separates DC from AC? (2)
- b) Draw the output of a full wave rectifier without filter and with filter. (2)

**24** മുതൽ **28** വരെയുള്ള ചോദ്യങ്ങളിൽ എത്തേക്കിലും 4 എണ്ണം ഉത്തരം എഴുതുക. ഓരോ ചോദ്യം 4 മാർക്ക് വീതം.

**24.** ഒരു സീറിസ് RLC സർക്കൂട്ടിൽ  $R = 10 \Omega$ ,  $L = 10 \text{ mH}$ ,  $C = 100 \text{ mF}$  എന്നിവയുണ്ട്.

- a) ഇതിന്റെ റംഗാൾ ഫീക്യൂണ്ടി കണ്ടുപിടിക്കുക. (3)
- b) ഈ സർക്കൂട്ടിന്റെ റംഗാൾ ലൈൻ ഇംപീഡൻസ് കണ്ടുപിടിക്കുക. (1)

**25.** ഒരു റിവോഴ്സ് ബയന്സ് PN ജംഗ്ഷൻ വളരെ ചെറിയ കരം കടത്തി വിടുന്നു.

- a) ഇതിന്റെ കാരണമെഴുതുക. (2)
- b) സെൻസ് ഭേക്കണ്ഡിംഗും അവലാഞ്ച് ഭേക്കണ്ഡിംഗും തമിലുള്ള രണ്ട് വ്യത്യാസങ്ങൾ എഴുതുക. (2)

**26.** ഒരു റക്കിഫയറിന്റെ ഓട്ടപുട്ടിലുള്ള റിപ്പിൾസ് കുറയ്ക്കുവാൻ കൂപ്പാസിറ്റർ പിൽട്ടർ ഉപയോഗിക്കുന്നു.

- a) ഈ പിൽട്ടർ എന്തെന്നയാണ് AC യും DC യും തമിൽ വേർത്തി കുന്നത്? (2)
- b) ഒരു ഹൂർഡേവ് റക്കിഫയറിന്റെ ഓട്ടപുട്ടിൽ പിൽട്ടർ ഇല്ലാത്ത പ്ലാറ്റ് ഉള്ളപ്ലാറ്റ് ഉണ്ടാവുന്ന ഓട്ടപുട്ട് വേവുകൾ വരയ്ക്കുക. (2)

**27.** a) Write two disadvantages of fixed biasing. (2)

b) Draw the circuit of an amplifier in voltage divider biasing. (2)

**28.** a) Draw the circuit of a RC phase shift oscillator. (2)

b) How many RC sections are used here? (1)

c) What is the phase shift produced by one section? (1)

Answer **any two** from question numbers **29 to 31**. Each question carries **five** marks.

**29.** A sine wave is given by the equation  $u=6 \sin 628\pi t$ .

a) Find its peak voltage, frequency and time period. (3)

b) Draw two sine waves in which one leads the other by  $90^\circ$ . (2)

**27.** a) മിക്സയ് ബയസിംഗിൽ റണ്ട് കോൺഡൻസർ എഴുതുക. (2)

b) വോൾട്ടേജ് ഡിവീഡർ ബയസിംഗിലുള്ള രൂപം അംപ്പിഫയറിൽ സർക്കൂട്ട് വരയ്ക്കുക. (2)

**28.** a) രൂപ ഐഓ ഫോന് ഷിഫ്റ്റ് ബാസിലേറ്ററിൽ സർക്കൂട്ട് (2)

b) എത്ര RC സൈക്ളഷനുകളാണ് ഇവിടെ ഉപയോഗിക്കുന്നത്? (1)

c) രൂപ സൈക്ളഷൻ ഉണ്ടാക്കുന്ന ഫോന് ഷിഫ്റ്റ് എത്ര? (1)

**29** മുതൽ **31** വരെയുള്ള ചോദ്യങ്ങളിൽ എത്തെങ്കിലും **2** എണ്ണം ഉത്തരം എഴുതുക. ഓരോ ചോദ്യം **5** മാർക്ക് വീതം.

**29.** രൂപ സൈൻ വേവിൽ സമവാക്യം  $u=6 \sin 628\pi t$  എന്നാണ്.

a) ഇതിൽ പീക്ക് വോൾട്ടേജ്, ഫീക്കിംഗ്, ടെറം പിരിയല്ല എന്നിവ കണ്ടുപിടിക്കുക. (3)

b) ഒന്നു മുട്ടാനിനെ  $90^\circ$  ലീഡ് ചെയ്യുന്ന തരത്തിൽ റണ്ട് സൈൻ വേവുകൾ വരയ്ക്കുക. (2)

- 30.** The output voltage and output current of an amplifier is given

$$V_{CE} = V_{CC} - I_C R_C .$$

- a) Draw the DC load line of this amplifier. (2)
- b) What are the coordinates of the points on  $X$ -axis and  $Y$ -axis, where this line touches? (2)
- c) Mark the cut off and saturation points on the load line. (1)

- 31.** a) Write the truth table of binary addition. (2)

- b) Find out the logic of SUM and CARRY from the above table. (2)

- c) Draw the circuit implementation of a half adder. (1)

- 30.** ഒരു അംപ്പിയറിൽ ഓട്ടപുട്ട് വോൾട്ടേജും കറൻസും തമ്മിലുള്ള ബന്ധം

$$V_{CE} = V_{CC} - I_C R_C . \text{എന്നാണ്.}$$

- a) ഈ അംപ്പിയറിൽ DC ലോഡ് ലൈൻ വരയ്ക്കുക. (2)
- b) ഈ ലൈൻ  $X$ -ആക്സിസിലും  $Y$ -ആക്സിസിലും തൊടുന പോയിന്റുകളുടെ കോർഡിനേറ്റുകൾ എന്തെങ്കെന്ദ്രിയിക്കുന്നതും കാണിക്കുന്നതും കാണുക. (2)
- c) ഈ ലൈൻിൽ കട്ട് ഓഫ്, സാച്ചുറേഷൻ പോയിന്റുകൾ രേഖപ്പെടുത്തുക (1)

- 31.** a) വൈവരി അവീഷൻ ടുത്ത് ഫെബ്രുവരി വരയ്ക്കുക. (2)

- b) SUM എന്ന യും CARRY യും ടെയ്യും ലോജിക്ക് ഈ ഫെബ്രുവരി നിന്നും കണ്ടെത്തുക. (2)
- c) ഒരു ഹാഫ് അധികാരിയിൽ സർക്കുട്ട് വരയ്ക്കുക. (1)